

TRACE32® - Spansion® HyperFlash™ Memory のサポートを開始

2015 年 8 月 ハーエンキルヒエン・ジーガーツブルン – マイクロプロセッサ開発ツールのトップメーカーであるローターバッハ社はこの度、TRACE32®ツールによる Spansion® HyperFlash™ メモリのサポートの開始を発表しました。

HyperBus インターフェースは、2014 年に今日の Low Pin Count (LPC) メモリインターフェースの強力な改良版としてスパンション社から発売され、システムオンチップ (SoC) メーカーにより幅広く搭載されてきました。HyperFlash メモリは、HyperBus インターフェースをベースにしており、低レーテンシ、高い読み取りスループット、省スペースといった重要な特性を提供しています。

TRACE32 ツールは、フラッシュメモリ内容の読み取り、表示、消去といったユーザー制御を提供する直感的、高速かつフレキシブルな Flash プログラミング機能と共に HyperFlash メモリをサポートします。標準的な 16 進数でのメモリダンプ表示が可能のため、素早く確認することができます。本ツールは、HyperFlash メモリの組み合わせとして HyperBus インターフェース、または従来のクアッド SPI コントローラのいずれもサポートしています。

LAUTERBACH, TRACE32 μ Trace and other LAUTERBACH products and services mentioned herein as well as their respective logos are trademarks or registered trademarks of LAUTERBACH. All other product and service names mentioned are the trademarks of their respective companies.